

Codasip FPGA 評価プラットフォーム



FPGA評価プラットフォームを使って、CodasipのRISC-Vプロセッサを数分で簡単に評価することができます。

当社のFPGA評価プラットフォームは、当社のRISC-V IPを簡単に評価することができます。組み込み用コアとアプリケーション用コアの2種類のプラットフォームを提供しています。どちらも15分程度で最初のCプログラムを実行できるようになります。

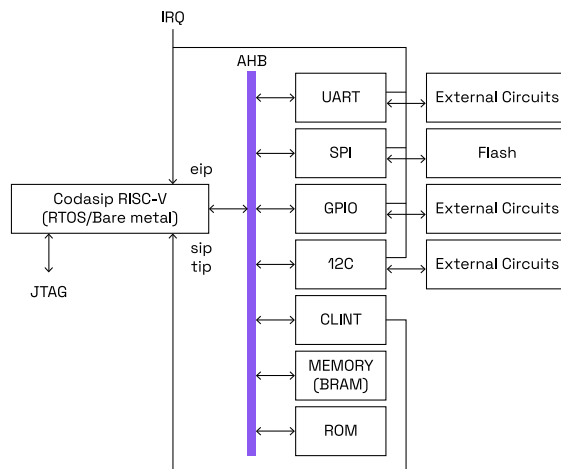
1つのプラットフォームは、選択されたプロセッサIPと、ペリフェラルとAMBAインターコネクトを含むサブシステムで構成されています。FPGAトップ層には、クロックジェネレータと外部メモリ用DDRコントローラが含まれ、microSDカードなどFPGAペリフェラルの一部を統合しています。各プラットフォームは、対応するFPGAボードをターゲットとしたビットストリームまたはソースコードとして配布されます。

Codasip FPGA評価プラットフォームには、以下のものが含まれます：

ハードウェア	ソフトウェア	ドキュメント類
ソースコード およびVivado ビルド スクリプト ビルド済み ビット ストリーム ROM 初期化 FSBL付き ファイル	ベアメタルデモ Linuxイメージと ソース（アプリ ケーション用コア のみ） RTOS（組み込み 用コアのみ） FSBLソース OpenOCDに よるデバッグ	プログラマと ユーザガイド

組み込み用コア 評価プラットフォーム

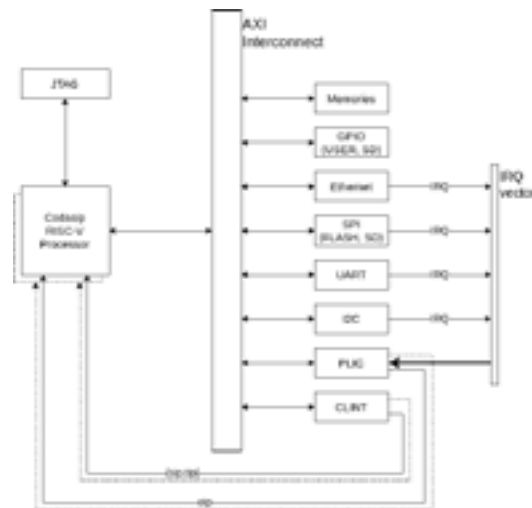
当社の低消費電力・高性能組み込みコアの評価用として提供されるAHBベースのプラットフォームです。ベアメタルソフトウェアやRTOS(FreeRTOSなど)を用いたシステム評価にご利用いただけます。



組み込みコア用Codasip評価プラットフォーム

アプリケーションコア用 評価プラットフォーム

このAHBまたはAXIベースのプラットフォームは、当社のアプリケーションコアをベースにしたシングルコアまたはマルチコアシステムを評価するために提供されます。本プラットフォームには、組み込みLinuxイメージとLinuxコンパイルおよびユーザアプリケーションのサポートドキュメントが付属しています。



組み込みコア用Codasip評価プラットフォーム

シングルコアの場合、安価なボード、マルチコアシステムは少し高価なボードを必要とします。

評価版パッケージの入手

詳細情報および評価パッケージの受け取りについては、contact_japan@codasip.com、または弊社担当までお問い合わせください。