

Operační program: Národní plán obnovy

Prioritní osa: 1.5. Digitální transformace podniků

Aktivita: 1.5.1.4 Podpora IPCEI v oblasti Mikroelektronika a komunikační technologie, Výzva I.

Název projektu: Výzkum a vývoj EDA nástrojů a vícejádrových aplikačních procesorů s akcelerátory na bázi architektury RISC-V

Registrační číslo projektu: 2320000004

Příjemce podpory: Codasip s.r.o.

Projekt je zaměřen na vytvoření nové generace SW nástrojů pro navrhování čipů EDA (Electronic Design Automation) určených pro návrh RISC-V procesorů a dále na výzkum a vývoj technologií designu pro vysoce výkonné vícejádrové aplikační procesory.

Cílem projektu je vytvořit nový ekosystém pro IP jádra RISC-V, který má podpořit inovace napříč průmyslovými odvětvími s technologií založenou na otevřené architektuře, v kvalitě pro masovou výrobu a evropského původu.

NA TENTO PROJEKT JE POSKYTOVÁNA FINANČNÍ PODPORA Z FONDŮ EU PROSTŘEDNICTVÍM NÁRODNÍHO PLÁNU OBNOVY.

